

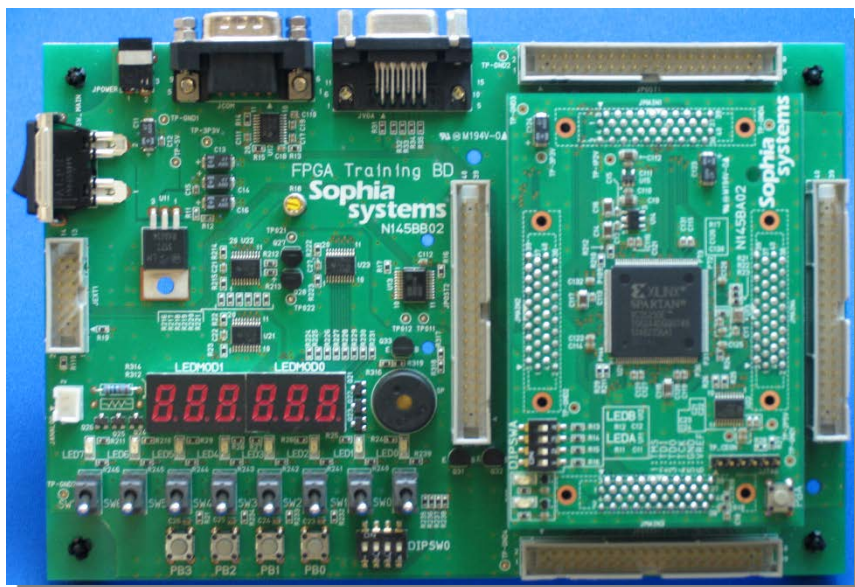


# FPGA開発・実習ボード



**BDZ Series** の **FPGA Training BD**は、FPGA論理回路を学習するための開発・実習キットです。  
FPGAボード単体でのご使用や、各種I/Oを実装している事から汎用的な開発・実習用途にも活用して頂けます。

## 仕様



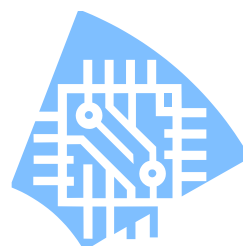
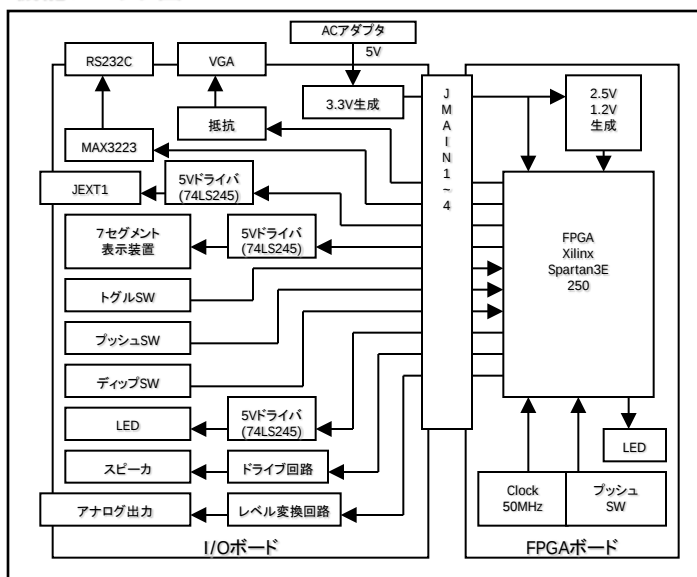
### 【主な特徴】

- ◇FPGA/コンフィグレーションROM等を実装したFPGAボードとI/Oボードの2枚構成
- ◇ホストPCのUSBインターフェースよりコンフィグレーション可能
- ◇拡張端子 (拡張ボード接続/ロジアナ接続等)を実装

## 製品名:FPGA Training BD-X(BDZ017)

|                       |                                                                                                                                                                                                                                                       |
|-----------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| FPGA部<br>(FPGAボード)    | <ul style="list-style-type: none"><li>・Spartan3E250 (システムゲート: 250k相当)<br/>XC3S250E-5TQ144</li><li>・コンフィグレーションROM: XCF02SV02</li><li>・JTAGコネクタ</li><li>・DIPスイッチ、LED: 2個、押しボタンスイッチ: 1個</li><li>・電源: 3.3V<br/>(1.2V; FPGA、2.5V: コンフィグレーションROM)</li></ul> |
| インターフェース部<br>(I/Oボード) | <ul style="list-style-type: none"><li>・RS232Cインターフェース: 1ch</li><li>・VGA出力: 1ch</li><li>・アナログ出力: 1ch</li><li>・トグルスイッチ: 8個</li><li>・出力表示LED: 8個</li><li>・7セグメントLED: 6桁</li><li>・DIPスイッチ、押しボタンスイッチ: 4個</li><li>・電源: 5V(3.3V生成)</li></ul>                 |
| 周辺回路                  | <ul style="list-style-type: none"><li>・拡張用発信器回路: オシレータ実装可能</li><li>・スピーカー実装: 4KHz時最大出力</li><li>・LCDコネクタ実装 * LCDパネル本体はオプション</li><li>・拡張コネクタ実装: ロジアナ、自作基板接続可</li></ul>                                                                                  |
| その他                   | <ul style="list-style-type: none"><li>・ACアダプタ電源</li><li>・取扱説明書</li></ul>                                                                                                                                                                              |

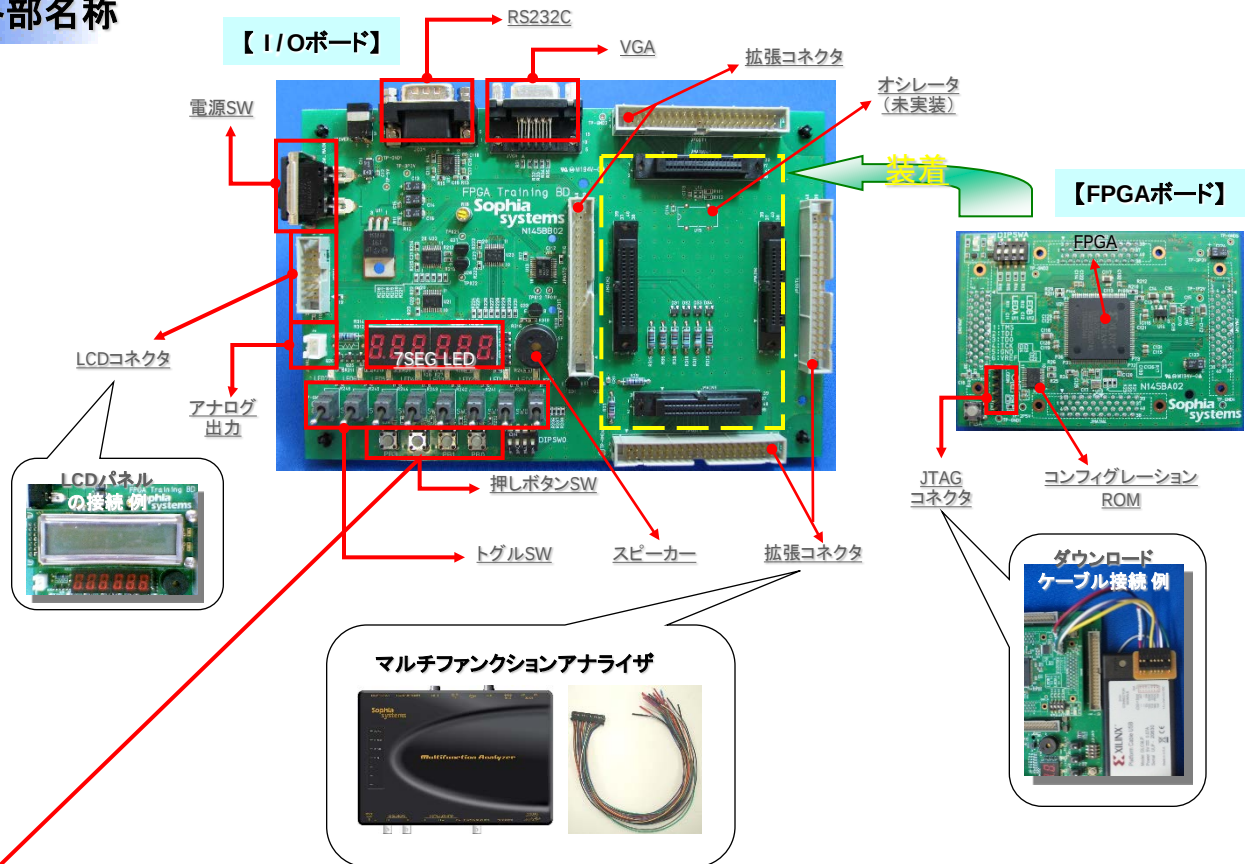
## 機能ブロック図



本仕様は予告なく変更される場合があります

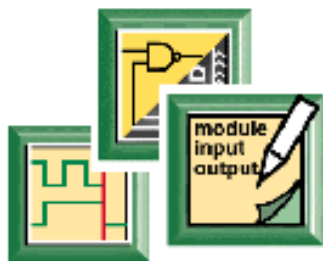
\* FPGAボード単体でも販売いたします。  
\* LCDパネルは別途お問い合わせ下さい。

各部名称



▶ 開発・実習 例

FPGA開発ツール(ISE™ Foundation™)とリアルタイム検証ツール(ChipScope™ Pro)を使用することにより、**デザイン・シミュレーション(ModelSim)・論理合成後、コアをデザインに挿入することでオンチップ・ロジックとバス解析が実動作条件下でリアルタイムに検証とデバックを可能にします。**



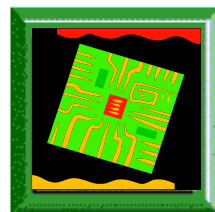
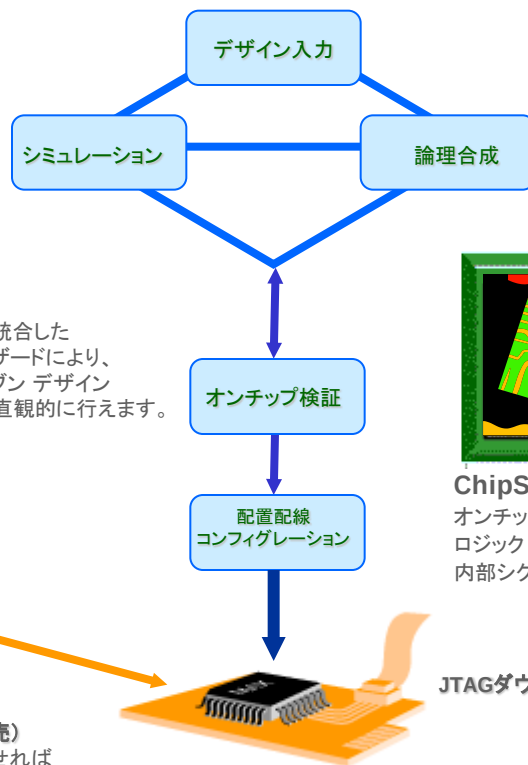
**ISE™ Foundation™**

ロジック デザインに必要なすべてのツールを統合した  
開発環境使いやすいビルトイン ツールとウィザードにより、  
I/O 割り当て、消費電力解析、タイミングドリブン デザイン  
クロージャ、HDL シミュレーションが迅速かつ直観的に行えます。



マルチファンクション・アナライザ(別売)

マルチファンクション・アナライザを組み合わせれば  
パターン入力・外部信号の寒測・解析が可能となります。



ChipScope™ Pro

オンチップ検証を可能にするリアルタイム検証ツール  
ロジックアナライザ、バスアナライザ機能を持ち、  
内部シグナルやノードを観測できます。

JTAGダウンロードケーブル(別売)



お問い合わせは最寄りの営業所へ

本社営業 名古屋支社  
☎044-989-7253 ☎0566-24-5324

関西事業所  
☎06-6305-3360

WEBサイト <http://www.ss-technologies.co.jp>

(Ver 140929)